

**LABORATORIJSKE VJEŽBE IZ DIGITALNE ELEKTRONIKE I MIKROUPRAVLJAČA - 08.03.2016.**

Predavač: Ivica Komadina, dipl. ing., mentor; SREDNJA ŠKOLA MATE BLAŽINE LABIN telefon: 052/856-277; mob. 0912255789

R. br:	Teme stručnog skupa	VRIJEME
<b>DIGITALNA ELEKTRONIKA</b>		
1.	Uvodna riječ ravnatelja SŠMB Labin - Ružić Čedomir, prof.	09,00 do 09,05
2.	Uvod u FPGA i VHDL programiranje, Altera DE2 eksperimentalna ploča	09,05 do 09,25
3.	Lab_uvod - (Uvodna vježba, MUX 4u1, QUARTUS II schematic)	09,25 do 09,50
4.	Lab_D1 - (BCD 7-segmentni dekoder, VHDL takt, QUARTUS II schematic)	09,50 do 10,20
5.	Lab_D2 - (BCD 7-segmentni dekoder, QUARTUS II VHDL programiranje)	10,20 do 11,00
	<b>PAUZA ZA KAVU</b>	<b>11,00 - 11,15</b>
6.	Lab_D3 - Eliminacija statičkog hazarda (Deeds-DcS Digital Circuit Simulator)	11,15 do 11,35
7.	Lab_D4 - Translator za step motor (Deeds-FsM Finite State Machine Simulator)	11,35 do 12,10
8.	Lab_D5 - Semaforско raskršće (projektiranje FSM, Quartus II schematic)	12,10 do 12,40
9.	Lab_D6 - Semaforско raskršće (FSM, QUARTUS II VHDL programiranje)	12,20 do 12,50
<b>MIKROUPRAVLJAČI</b>		
10.	Uvod u mikroupravljače (32-bit NIOS II mikroupravljač)	12,50 do 13,20
	<b>PAUZA ZA DOMJENAK</b>	<b>13,20 - 13,50</b>
11.	Lab_M1_Nios - PIO portovi, interrupt, timer (Altera monitor program-Assembler)	13,50 do 14,25
12.	Lab_M2_Nios - PIO portovi, interrupt, timer (Altera monitor, Cystom system, C++)	14,25 do 14,50
13.	Lab_M3_Nios - LCD display (DE2 media computer- Assembler)	14,50 do 15,25
14.	Lab_M4_Nios - LCD display, HEX0-1 (NiosII SBT Eclipse, HAL)	15,25 do 15,45
15.	Lab_M5_Nios - Ethernet (NiosII SBT Eclipse)	15,45 do 16,00